

VG4130SxxxX0M1 大功率无线模块

硬件规格书

Version: V1.1



(效果图仅供参考)

目录

一、概述.....	1
二、技术参数.....	2
三、模组典型性能数据表.....	4
3.1、模组输出功率/电流/电压典型特性(RF 芯片输出功率设置 15dBm, CW=433MHz, 天线负载 50 Ω)	4
3.2、模组输出功率/电流/电压典型特性(RF 芯片输出功率设置 20dBm, CW=433MHz, 天线负载 50 Ω)	5
3.3、模组输出功率/电流/电压典型特性(RF 芯片输出功率设置 15dBm, CW=450MHz, 天线负载 50 Ω)	6
3.4、模组输出功率/电流/电压典型特性(RF 芯片输出功率设置 15dBm, CW=450MHz, 天线负载 50 Ω)	7
四、引脚位置图.....	8
五、引脚说明.....	9
六、硬件设计指导与注意事项.....	10
6.1、硬件连接示意图.....	10
6.2、电源设计与相关注意事项.....	10
6.3、天线设计与指导.....	11
七、编程开发注意事项.....	13
八、回流焊曲线图.....	14
九、静电损坏警示.....	14
十、封装信息.....	15
十一、版本更新说明.....	16
十二、采购选型表.....	16
十三、声明.....	16
十四、联系我们.....	17

一、概述

VG4130SxxxX0M1 系列无线模块，基于 PANCHIP 的 PAN3029 高性能无线收发芯片设计，是一款内置了功率放大器 (PA) 的超远距离双向无线收发模块。PAN3029 是一款采用 Chirp-IOT 调制解调技术的低功耗远距离无线收发芯片，支持半双工无线通信，工作频段为 408~565MHz/816~1080MHz，该芯片具有高抗干扰性、高灵敏度、低功耗和超远距离等特性。本模块在原有基础上外加了功率放大器 (PA)，使得最大发射功率达到 33dBm(2W)，在整体的通信距离与通讯链接预算上较普通小功率模块大幅度提升。

该系列模块集成了所有射频相关功能和器件，用户不需要对射频电路设计深入了解，就可以使用模块轻易地开发出性能稳定、可靠性高的无线方案与无线物联网设备。

主要特性：

- 调制方式：ChirpIoT™
- 最大链路预算可达 173dB
- 最大发射功率 33dBm(2W), 可编程配置
- 高接收灵敏度：-140dBm@SF=12, BW=62.5kHz
- 支持带宽 62.5kHz、125kHz、250kHz、500kHz
- 支持扩频因子 SF：5~12
- 支持码率 CR：4/5、4/6、4/7、4/8
- 无线通讯速率：0.08~59.9kbps
- 宽工作电压范围：3.7~5.5V
- 支持 4 线 SPI/3 线 SPI/I2C 配置接口

应用：

- 供应链和物流
- 智慧城市
- 智慧农业
- 工业遥控器
- 路灯
- 远程控制应用
- 楼宇自动化
- 安防系统

二、技术参数

技术指标	参数	备注
电压范围	3.7~5.5V	一般 5V
频段范围	433MHz、490MHz、868MHz、915MHz	适用频段由模块型号决定
晶振频率	32MHz	无源晶振
调制方式	ChirpIoT™	
最大输出功率	33dBm	2W
接收灵敏度	-140dBm	DC-DC 模式，SF=12, BW=62.5kHz
无线速率	0.08~59.9kbps	可编程配置
支持带宽	62.5kHz、125kHz、250kHz、500kHz	可编程配置
支持扩频因子	5~12	
支持编码率	4/5、4/6、4/7、4/8	
发射电流	1300mA	VCC=5.0V，PAN3029 配置输出功率：20dBm，此时模组发射功率=33dBm
	1000mA	VCC=3.7V，PAN3029 配置输出功率：15dBm，此时模组发射功率=30dBm

接收电流	4.8mA	DC-DC 模式
休眠电流	3uA	LD0 模式
驱动接口	SPI/I2C	3 线 SPI/4 线 SPI
天线阻抗	50 欧姆	
天线连接方式	侧边邮票孔、IPEX	
存储温度	-55℃~+125℃	
工作温度	-40℃~+85℃	工业级
尺寸大小	29.9 x 20.5 x 2.8 mm	L x W x H

三、模组典型性能数据表

3.1、模组输出功率/电流/电压典型特性(RF 芯片输出功率设置 15dBm, CW=433MHz, 天线负载 50 Ω)

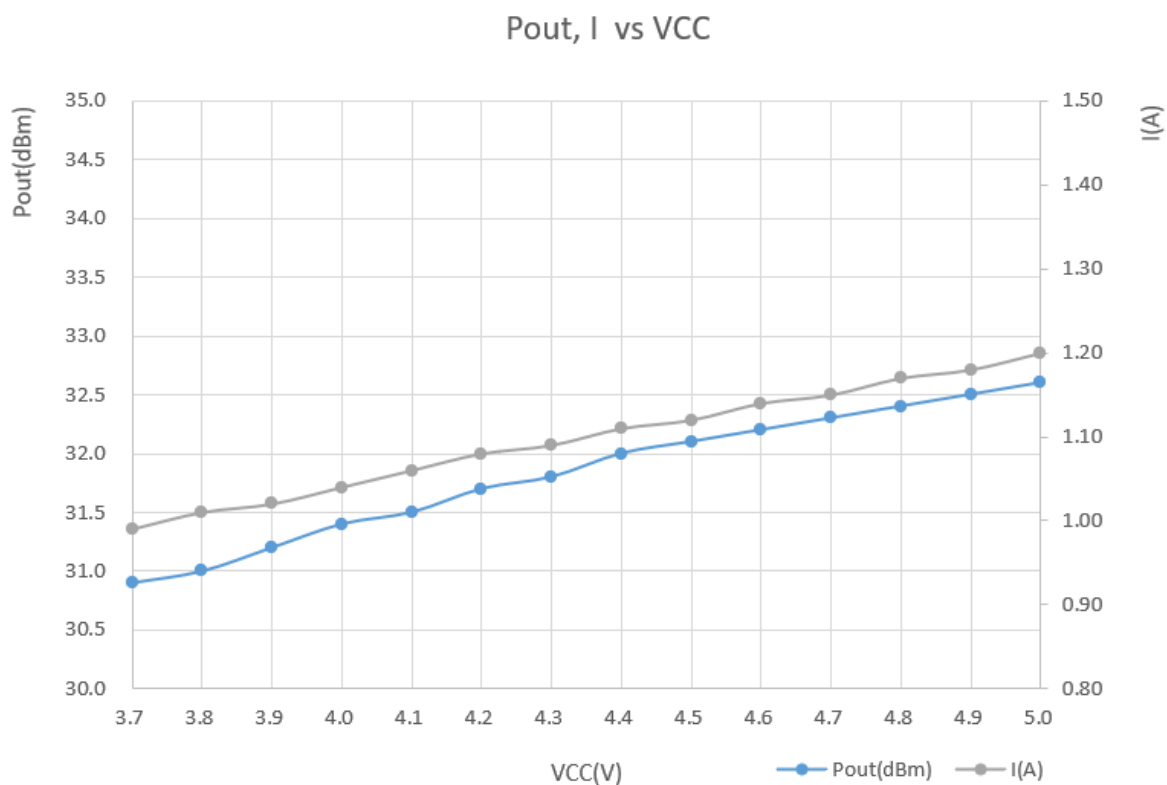


图 3-1

3.2、模组输出功率/电流/电压典型特性(RF 芯片输出功率设置 20dBm,CW=433MHz, 天线负载 50 Ω)

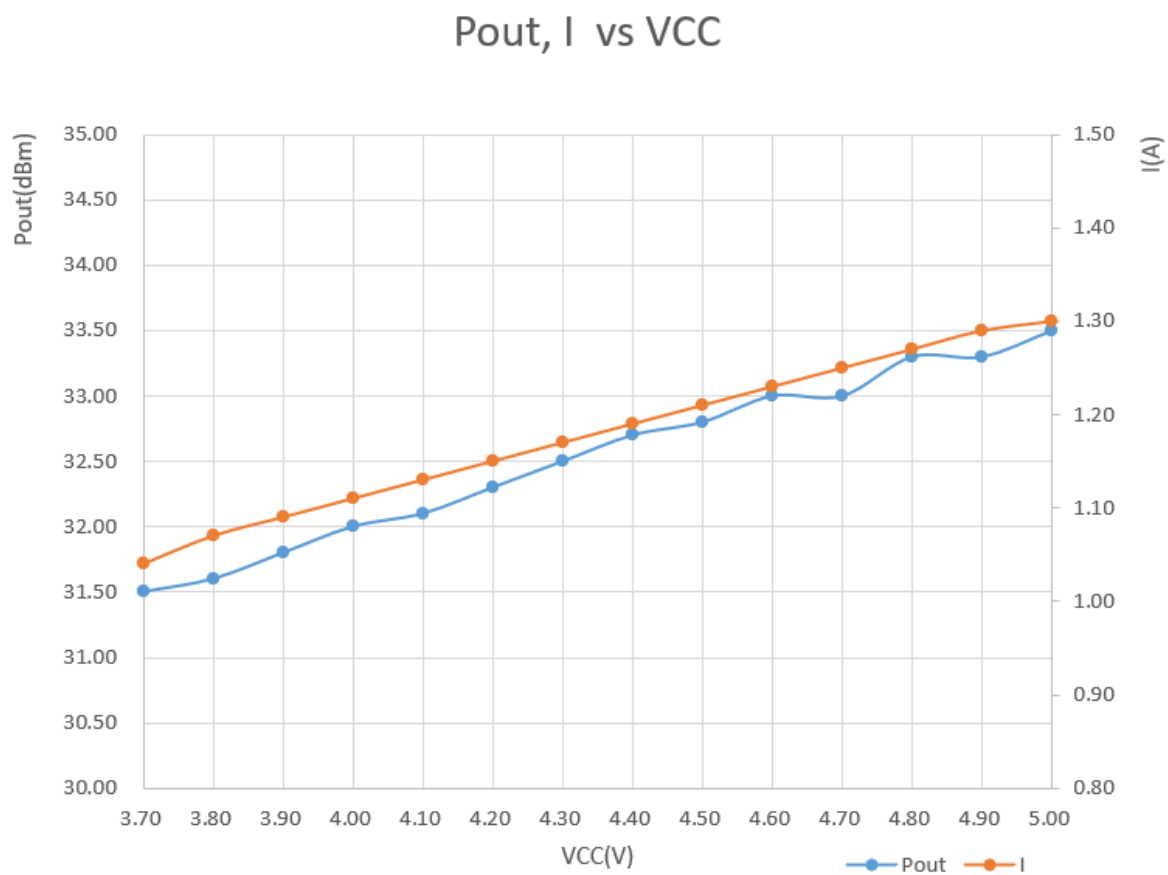


图 3-2

3.3、模组输出功率/电流/电压典型特性(RF 芯片输出功率设置 15dBm,CW=450MHz, 天线负载 50 Ω)

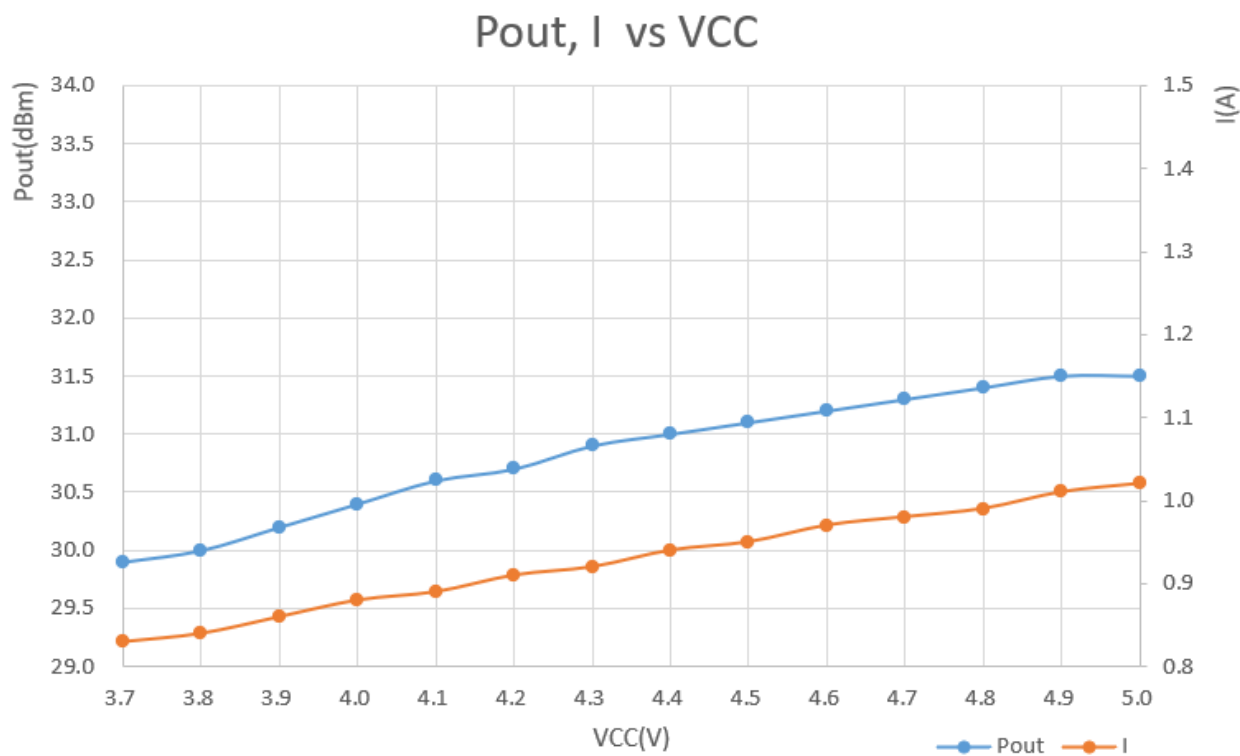


图 3-3

3. 4、模组输出功率/电流/电压典型特性 (RF 芯片输出功率设置 15dBm, CW=450MHz, 天线负载 50 Ω)

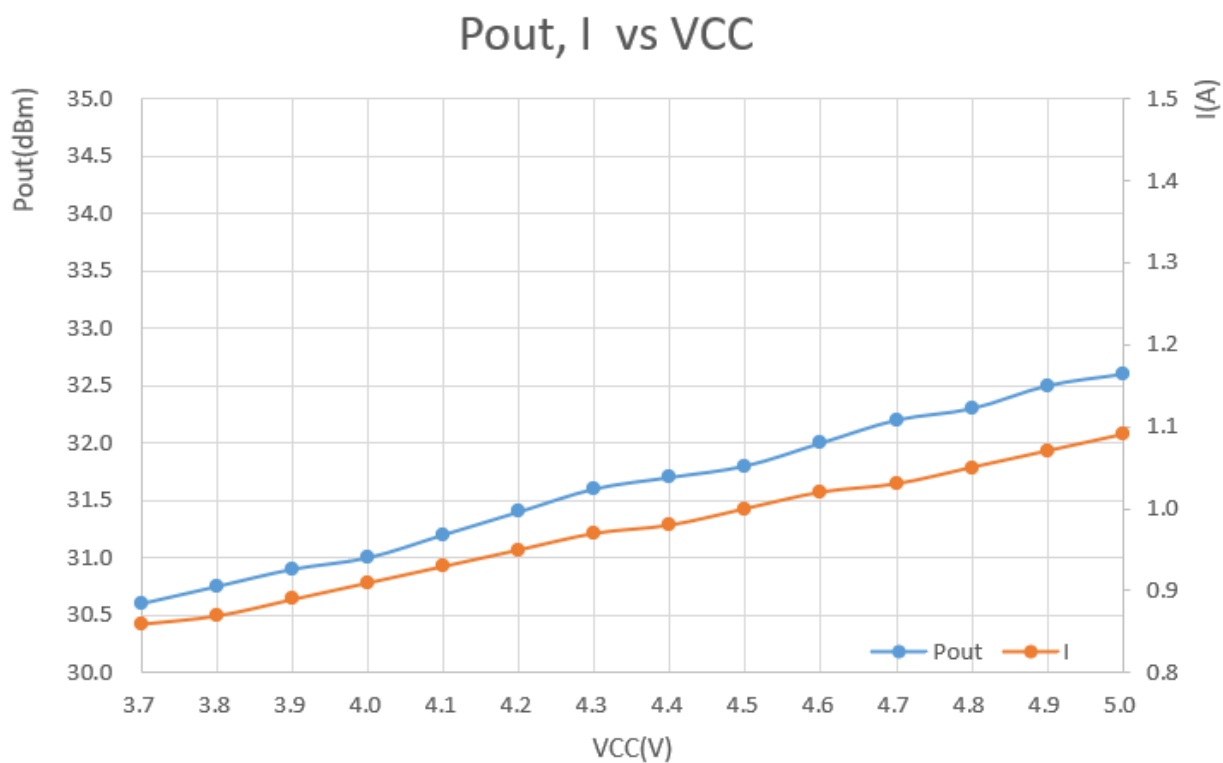


图 3-4

四、引脚位置图

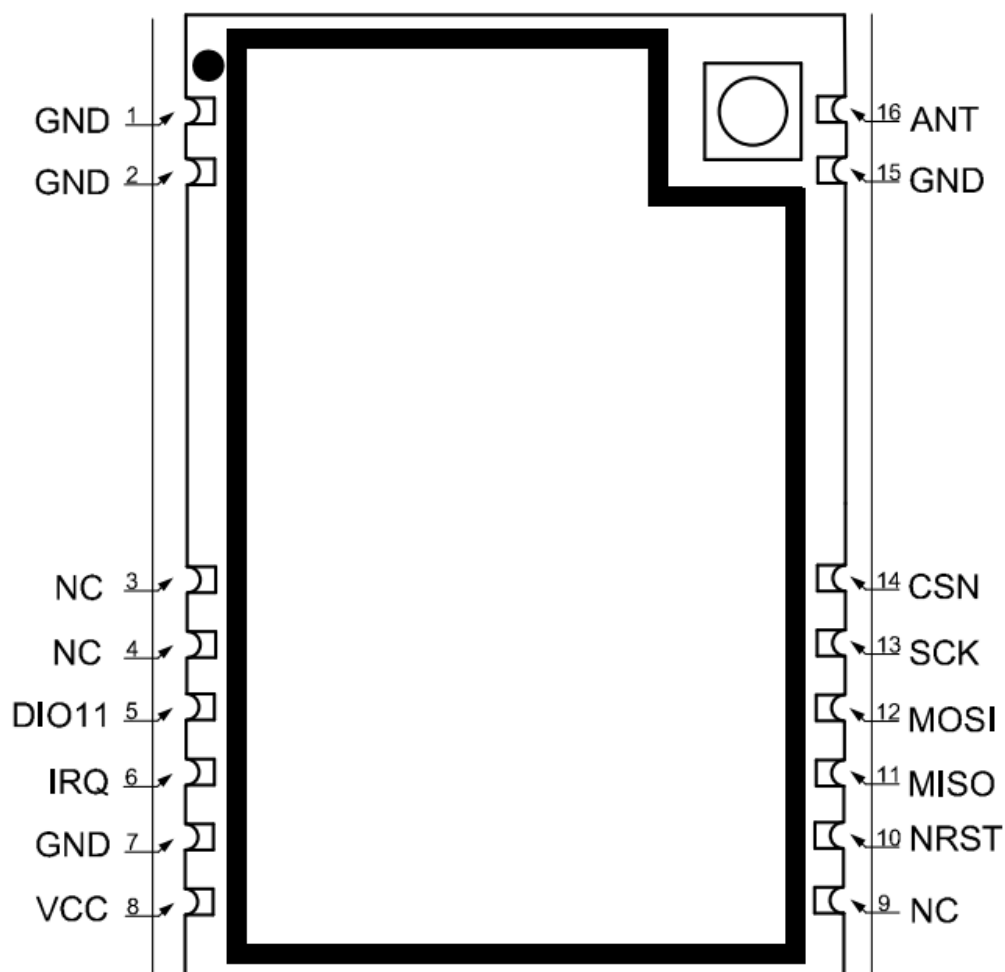


图 4-1 俯视图

五、引脚说明

序号	引脚	类型	描述
1	GND	电源	地
2	GND	电源	地
3	NC	—	悬空
4	NC	---	悬空
5	DIO11	I/O	数字 IO，软件可配置，直连 PAN3029 芯片 GPIO11
6	IRQ	0	直连 PAN3029 芯片 IRQ 引脚，数据收发完成中断信号脚
7	GND	电源	地
8	VCC	电源	电源正极
9	NC	—	悬空
10	NRST	I	直连 PAN3029 芯片 NRST 引脚，复位脚
11	MISO	0	SPI 接口 MISO 数据输出
12	MOSI	I	SPI 接口 MOSI 数据输入
13	SCK	I	SPI 接口时钟输入
14	CSN	I	SPI 接口片选输入
15	GND	电源	地
16	ANT	I/O	RF 信号输入/输出，接 50 Ω 天线

备注：模块内部有 LDO 把 VCC 转换成 3.3V 给 RF 芯片，模块的信号脚均为 3.3V 工作电压。

六、硬件设计指导与注意事项

6.1、硬件连接示意图

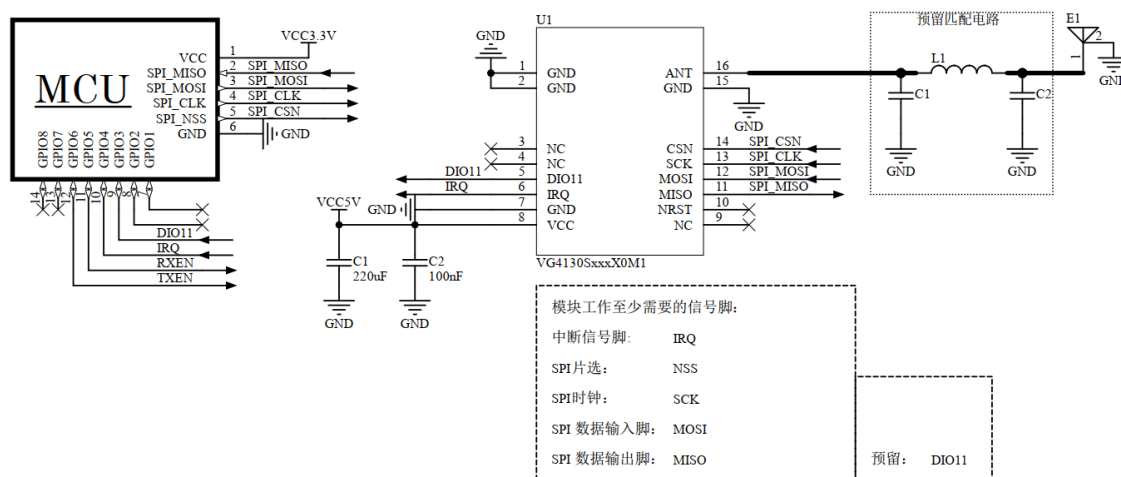


图 6-1 编程开发硬件连接

6.2、电源设计与相关注意事项

1、请注意电源正负极的正确接法，并确保电源电压在推荐供电电压范围，如若超出模块最大允许供电范围，会造成模块永久损坏；模块电源脚的退耦电容尽量靠近模块电源引脚。

2、模块供电系统中，过大的纹波可能通过导线或者地平面耦合到容易受到干扰的线路上，例如天线、馈线、时钟线等敏感信号线上，容易引起模块的射频性能变差，所以我们推荐使用 LD0 或线性稳压器作为无线模块的供电电源。

3、选取 LDO 或线性稳压芯片时，需要注意电源的散热以及电源稳定输出电流的驱动能力；考虑整机的长期稳定工作，推荐预留 50%以上电流输出余量。

4、最好给模块单独使用一颗 LDO 或线性稳压器供电；如果采用 DC-DC 电源芯片，后面可以加一个 LDO 或线性稳压器作为模块电源的隔离，防止开关电源芯片的噪声干扰射频的工作性能。

5、MCU 与模块之间的通信线若使用 5V 电平，必须串联 1K-5.1K 电阻(不推荐，仍有损坏风险)。

6、射频模块尽量远离高压器件，因为高压器件的电磁波也会对射频信号产生一定的影响。

7、高频数字走线、高频模拟走线、大电流电源走线尽量避开模块下方，若不得已必须经过模块下方，需走线在摆放模块的 PCB 底板另一层，并保证模块下面铺铜良好接地。

8、本模块为大功率射频功率器件，最大功率发射时电流相对消耗较大，为确保其大功率发射驱动性能，需确保模块电源脚供电电压的稳定性及 PCB 底板电源走线的电流流通能力；另外模块发射工作时天线会产生较强的电磁场，为减少对底板上 MCU 等敏感器件的电磁干扰，射频模块与天线尽量远离底板上的敏感器件。

6.3、天线设计与指导

6.3.1 邮票孔接口 RF 设计

选择模块射频输出接口为邮票孔形式时，在设计时用 50ohm 特征阻抗的走线来连接底板 PCB 板上的天线。考虑到高频信号的衰减，需要注意底板 PCB 射频走线长度需尽量短，建议最长走线长度不超过 20mm，并且走线宽度需要保持连续性；在需要转弯时尽量不要走锐角、直角，推荐走圆弧线。

首要推荐的射频走线转弯方式	
其次推荐的射频走线转弯方式	
比较糟糕的射频走线转弯方式，不推荐	

为尽量保证底板射频走线阻抗为 50 欧姆，可以根据不同板厚，按照如下参数进行调整。以下双面板仿真值，仅供参考。

射频走线采用 20mil 线宽	板厚为 1.0mm 时，接地铺铜与走线间距为 5.3mil
	板厚为 1.2mm 时，接地铺铜与走线间距为 5.1mil
	板厚为 1.6mm 时，接地铺铜与走线间距为 5mil
射频走线采用 25mil 线宽	板厚为 1.0mm 时，接地铺铜与走线间距为 6.3mil
	板厚为 1.2mm 时，接地铺铜与走线间距为 6mil
	板厚为 1.6mm 时，接地铺铜与走线间距为 5.7mil
射频走线采用 30mil 线宽	板厚为 1.0mm 时，接地铺铜与走线间距为 7.6mil
	板厚为 1.2mm 时，接地铺铜与走线间距为 7.1mil
	板厚为 1.6mm 时，接地铺铜与走线间距为 6.6mil

6.3.2 内置天线

内置天线是指焊接在 PCB 底板上放置在产品外壳内部的天线，具体包括贴片陶瓷天线、弹簧天线等。在使用内置天线时，产品的结构与天线的安装位置对射频性能有较大影响，在产品外壳结构空间足够的前提下，弹簧天线尽量垂直向上放置；天线摆放位置的底板周围不能铺铜，或者可以将天线下方的电路板挖空，因为金属对射频信号的吸收和屏蔽能力非常强，会严重影响通讯距离，另外天线尽量安放在底板的边缘。

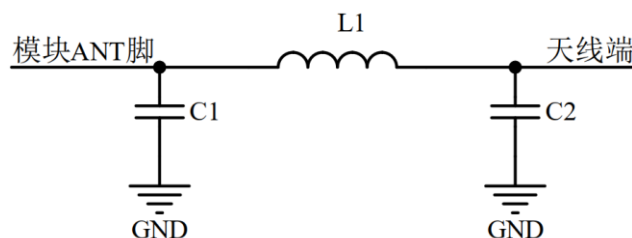
6.3.3 外置天线

外置天线是指模块通过 IPEX 延长线，SMA 等标准射频接口安装在产品外壳外面的天线，具体包括棒状天线、吸盘天线、玻璃钢天线等。外置天线基本是标准品，为更好的选择一款适用于模块的天线，在天线选型的过程中对天线的参数选择，应注意如下：

- 1、天线的工作频率和相应模块的工作频率应一致。
- 2、天线的输入特征阻抗应为 50ohm。
- 3、天线的接口尺寸与该模块的天线接口尺寸应匹配。
- 4、天线的驻波比（VSWR）建议小于 2，且天线应具备合适的频率带宽(覆盖具体产品实际应用中所用到的频点)。

6.3.4 天线的匹配

天线对射频模块的传输距离至关重要。在实际应用中，为方便用户后期天线匹配调整。建议用户在设计原理图时在天线和模块 ANT 脚输出之间预留一个简单的 π 型匹配电路。如果天线已经是标准的 50 Ω ，元器件 L1 贴 0R 电阻，器件 C1, C2 不需焊接，否则需要使用网络分析仪测量天线实际阻抗并进行匹配来确定 C1, L1, C2 的取值情况。模块 ANT 脚到天线端的走线要尽量短，建议最长走线长度不超过 20mm。



6-2 π 型匹配电路

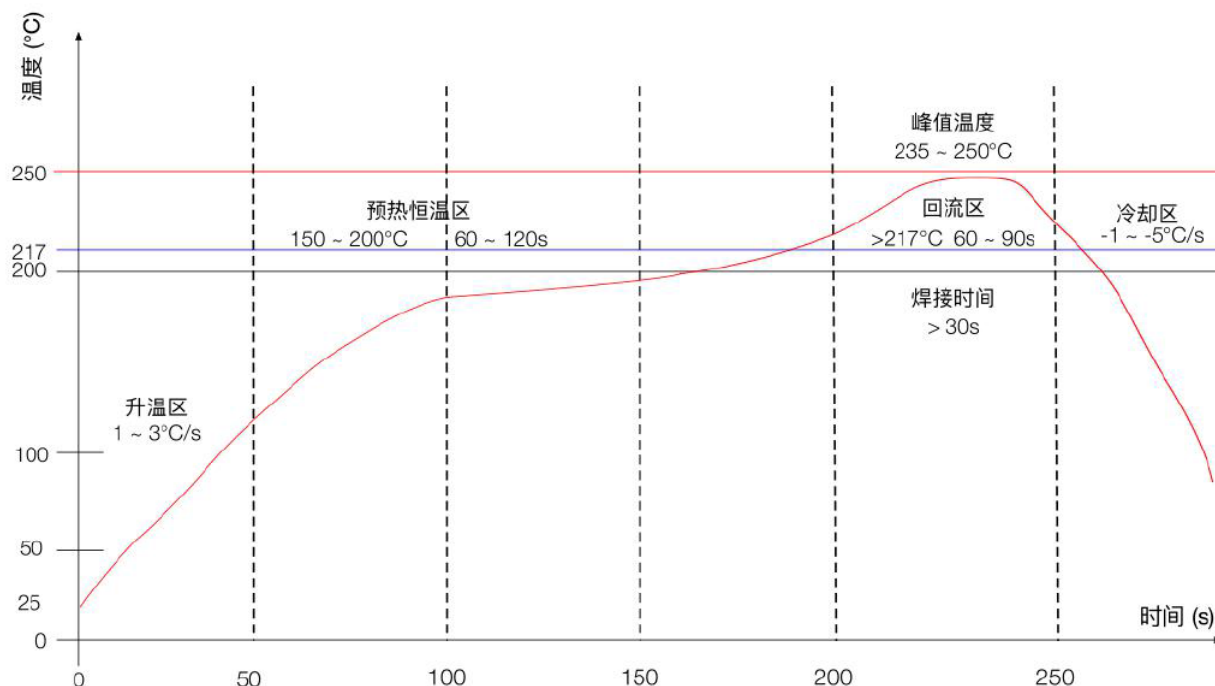
七、编程开发注意事项

1)、因芯片外部加了 PA 放大器,当 3.7V 供电时,PAN3029 芯片输出功率设置到 15dBm 即可达到模组输出功率 30dBm;当 5V 供电时,PAN3029 芯片输出功率设置到 20dBm 时,模组输出功率可达到 33dBm,具体详细数据可参考[典型性能数据表](#)章节。

2)、射频芯片的接收灵敏度在其晶振的整数倍工作频点处相对比较差,建议用户在选用工作频点时注意要避开其模块晶振的镜像频点,即晶振频率的整数倍频点,本模块的晶振频率为 32MHz。

3)、**上电工作之前要接上对应频段的天线,切勿空负载发射,不然有烧坏的风险!**

八、回流焊曲线图



升温区 — 温度: 25 ~ 150°C 时间: 60 ~ 90s 升温斜率: 1 ~ 3°C/s
预热恒温区 — 温度: 150 ~ 200°C 时间: 60 ~ 120s
回流焊接区 — 温度: >217°C 时间: 60 ~ 90s; 峰值温度: 235 ~ 250°C 时间: 30 ~ 70s
冷却区 — 温度: 峰值温度 ~ 180°C 降温斜率 -1 ~ -5°C/s
焊料 — 锡银铜合金无铅焊料 (SAC305)

九、静电损坏警示

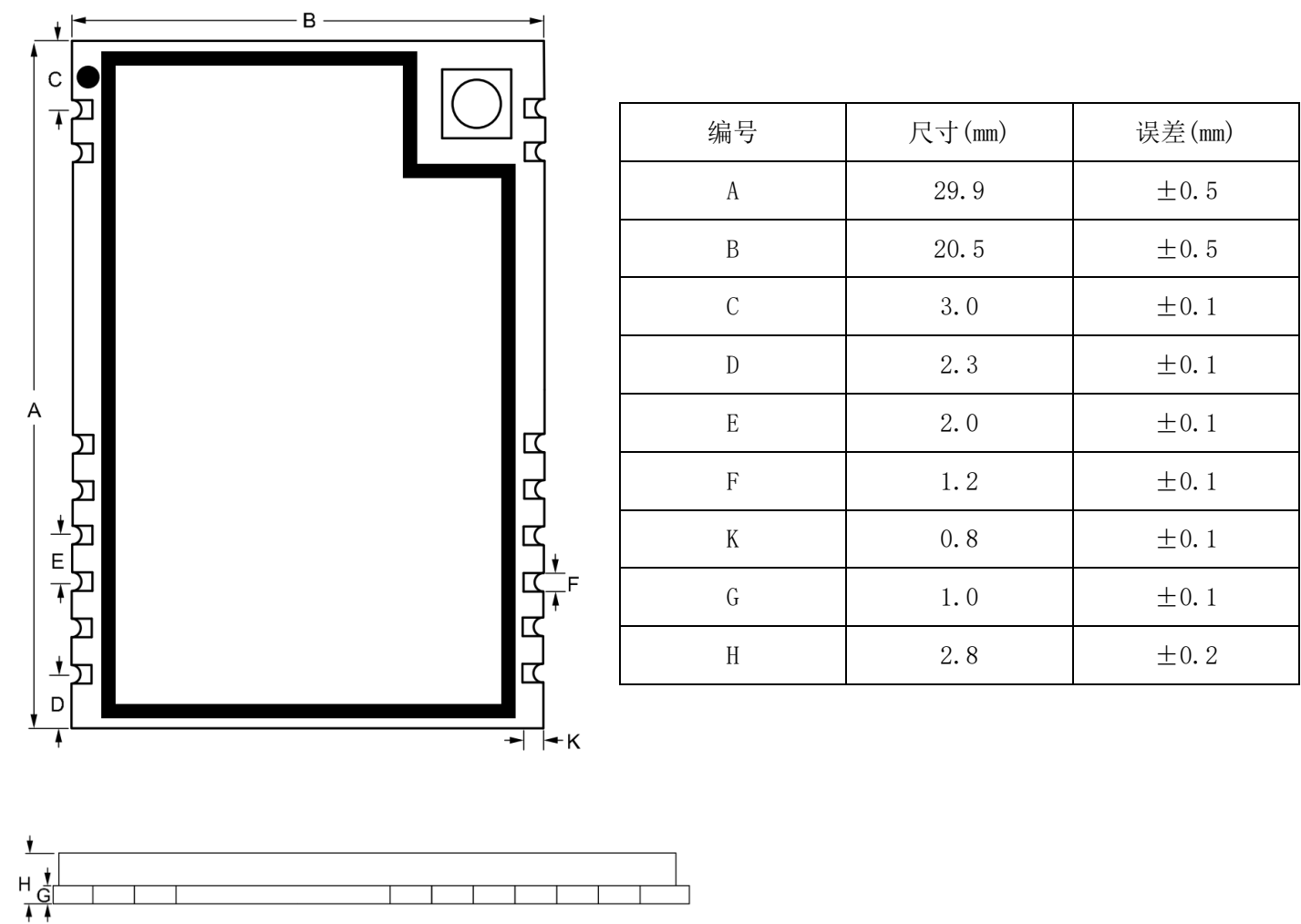
射频模块为高压静电敏感器件，为防止静电对模块的损坏

- 1、严格遵循防静电措施，生产过程中禁止裸手触碰模块。
- 2、模块应该放置在能够预防静电的放置区。
- 3、在产品设计时应该考虑高压输入处的防静电保护电路。



十、封装信息

机械尺寸(unit:mm)



十一、版本更新说明

版本	更新内容	更新日期
V1.0	初始发布版本	2024 年 9 月 29 日
V1.1	更改参数描述	2025 年 3 月 10 日

十二、采购选型表

序号	型号	说明
1	VG4130S433X0M1	433MHz 频段，编带包装\托盘包装
2	VG4130S490X0M1	490MHz 频段，编带包装\托盘包装
3	VG4130S868X0M1	868MHz 频段，编带包装\托盘包装
4	VG4130S915X0M1	915MHz 频段，编带包装\托盘包装

十三、声明

- 1、由于产品版本升级或其他原因，本文档内容会不定期进行更新。除非另有约定，本文档仅作为使用指导，本文中的有陈述、信息和建议不构成任何明示或暗示的担保。
- 2、本公司保留所配备全部资料的最终解释和修改权，如有更改恕不另行通知。

十四、联系我们

公司：深圳市沃进科技有限公司

地址：广东省深圳市龙华区大浪街道新石社区浪花路 8 号名牌创意时尚广场 1301-1306

电话：0755-23040053

传真：0755-21031236

官方网址：www.vollgo.com

商务合作：sales@vollgo.com

